

# X7000 シリーズ

## 基本スペック

基準クロック	20MHz (推奨 16.384 または 19.6608MHz)	
最高速度	5MHz	
移動量	24bit (1~16,777,215 / パルス)	
速度	倍率 250	
	倍率 25	250~4,095,750pps
	倍率 5	25~409,575pps
	倍率 1	5~81,915pps
	倍率 0.1	1~16,383pps
加減速度 (直線加減速)	倍率 250	31.25~511,968pps/msec
	倍率 25	31.25~511,968pps/msec
	倍率 5	0.625~10.23936pps/msec
	倍率 1	0.125~2.07872pps/msec
	倍率 0.1	0.0125~0.207872pps/msec
加減速時間 (フルレンジ)	直線	8msec~131sec
	放物線	16msec~262sec
	SIN	12.56msec~205.77sec

## ドライブ命令

位置決めドライブ	インクリメンタル・ドライブ (インデックス駆動)
	原点サーチ (原点復帰 I・II・III・IV・V)
	センサ位置決め
補間ドライブ	直線補間ドライブ
	なし
その他	連続ドライブ
	なし

## ドライブ・モード

減速開始点	自動算出、マニュアル設定、オフセット設定
加減速形状	S字、直線、加減速別設定
同期操作	スタート、停止、加速、減速のチップ間同期可

## カウンタ

速度カウンタ	14bit
残パルス数カウンタ	24bit
偏差カウンタ	24 または 32bit (設定による)
指令位置カウンタ	24 または 32bit (設定による)
実位置カウンタ	24 または 32bit (設定による)
円弧 XY 指令位置カウンタ	なし
エンコーダ入力	2 クロック、1 通倍、2 通倍、4 通倍
同期ラッチ	なし

## コンパレータ

指令位置コンパレータ	24bit (設定による)
実位置コンパレータ	
汎用コンパレータ	

テクノロジー

ゲート構造	CMOS	
電源電圧	X7083A	VddINT 3.0~3.6V
	X7043A	VddIO 4.5~5.5V または 3.0~3.6V
	X7023A	
5V 入力トレラント	なし	

パッケージ

8 軸	X7083A QFP208pin (外形 30.0×30.0)
4 軸	X7043A QFP144pin (外形 22.0×22.0)
2 軸	X7023A QFP100pin (外形 16.0×16.0)
1 軸	なし